

Electronics - course description

General information	
Course name	Electronics
Course ID	06.5-WE-EP-Elektron
Faculty	Faculty of Computer Science, Electrical Engineering and Automatics
Field of study	Electrical Engineering
Education profile	academic
Level of studies	First-cycle studies leading to Engineer's degree
Beginning semester	winter term 2019/2020

Course information	
Semester	3
ECTS credits to win	6
Course type	obligatory
Teaching language	polish
Author of syllabus	dr inż. Piotr Mróz

Classes forms					
The class form	Hours per semester (full-time)	Hours per week (full-time)	Hours per semester (part-time)	Hours per week (part-time)	Form of assignment
Lecture	30	2	18	1,2	Exam
Laboratory	30	2	18	1,2	Credit with grade

Aim of the course

Nauczenie studenta rozumienia i tworzenia prostych układów elektronicznych.

Prerequisites

Scope

Elementy elektroniczne. Napięcie i prąd w układach elektronicznych, reguły dotyczące napięcia i prądu. Rezystory, kondensatory, elementy indukcyjne, diody, elementy optoelektroniczne, tranzystory - parametry dopuszczalne i charakterystyczne.

Zastosowanie elementów elektronicznych. Dzielniki napięcia i filtry. Sygnalizacja stanów układów automatyki z zastosowaniem elementów optoelektronicznych. Wzmacniacz tranzystorowy do sterowania elementów wykonawczych automatyki.

Wzmacniacze operacyjne. Wzmacniacze operacyjne ogólnego przeznaczenia i ich zastosowanie. Parametry wzmacniaczy operacyjnych. Podstawowe układy ze wzmacniaczami operacyjnymi. Zastosowanie wzmacniaczy operacyjnych w układach automatycznej regulacji: wzmacniacz sumujący i odejmujący, regulator PI, PD i PID.

Specjalizowane układy scalone. Stabilizatory napięcia, źródła napięcia odniesienia, klucze elektroniczne i multipleksery, mnożniki.

Przetworniki cyfrowo-analogowe. Rodzaje, budowa, parametry, przykłady fizycznych realizacji.

Przetworniki analogowo-cyfrowe. Rodzaje, budowa, parametry, przykłady fizycznych realizacji.

Teaching methods

wykład: praca z dokumentem źródłowym, dyskusja, wykład problemowy

laboratorium: praca z dokumentem źródłowym, dyskusja, ćwiczenia laboratoryjne

Learning outcomes and methods of theirs verification

Outcome description	Outcome symbols	Methods of verification	The class form
Ma świadomość przewagi układów elektronicznych budowanych z zastosowaniem nowoczesnych układów scalonych w stosunku do układów budowanych z zastosowaniem elementów dyskretnych.	K_W14 K_K02	- an exam - oral, descriptive, test and other - an ongoing monitoring during classes	Lecture
Potrafi projektować najprostsze układy elektroniczne. Potrafi dobierać elementy elektroniczne i układy scalone do budowy układów elektronicznych. Potrafi zastosować elementy elektroniczne i układy scalone do budowy układów elektronicznych.	K_W17 K_U10 K_U13	an ongoing monitoring during classes	Laboratory
Rozumie i analizuje działanie prostych układów elektronicznych.	K_W14 K_W18 K_W19 K_U10	an exam - oral, descriptive, test and other	Lecture

Assignment conditions

Wykład - warunkiem zaliczenia jest uzyskanie pozytywnej oceny z egzaminu przeprowadzonego w formie pisemnej lub ustnej

Laboratorium - warunkiem zaliczenia jest uzyskanie pozytywnych ocen ze wszystkich ćwiczeń laboratoryjnych, przewidzianych do realizacji w ramach programu laboratorium

Składowe oceny końcowej = wykład: 50% + laboratorium: 50%.

Recommended reading

1. Horowitz P., Hill W.: Sztuka elektroniki, Wyd. Komunikacji i Łączności, Wydanie 7, Warszawa, 2003.

Further reading

1. Chwaleba A., Moeschke B., Płoszyński G., Elektronika, Wyd. Szkolne i Pedagogiczne, Wydanie 6, Warszawa, 1998.
2. Walter G. Jung (Eds.): Op Amp Applications , Analog Devices, USA, 2002.
3. Karty katalogowe elementów i układów elektronicznych, strony www producentów.

Notes

Modified by dr hab. inż. Radosław Kłosiński, prof. UZ (last modification: 26-04-2019 11:22)

Generated automatically from SylabUZ computer system